

# 弛豫半导体的表征与应用研究进展

余竞一, 介万奇

(西北工业大学材料学院 辐射探测材料与器件工信部重点实验室, 陕西 西安 710072)

**摘 要:** 介电弛豫时间大于载流子寿命的半导体为弛豫半导体, 反之为寿命半导体。因为介电弛豫时间正比于电阻率, 所以弛豫半导体一般为高阻半导体, 例如补偿半导体、非晶半导体或低温下的半导体。在弛豫半导体中, 由于材料恢复电中性的过程慢于载流子浓度恢复质量作用定律的过程, 所以必须考虑空间电荷, 包括自由电荷和陷阱所带电荷, 对载流子运输的影响。少子注入会导致弛豫半导体多子耗尽、寿命半导体多子增加; 中性注入会导致弛豫半导体电子空穴分离、寿命半导体发生双极性运输。弛豫半导体的多子耗尽现象可用电流-电压测试和交流响应测试进行表征, 发现其电流-电压特性由低电压下的扩展线性区和高电压下的超线性区构成, 且受陷阱浓度影响。使用载流子动力学测试可直接观察到弛豫半导体中光注入电子和空穴的分离现象。弛豫半导体独特的电学性质在辐射探测器、抗辐照器件、光电导开关、温度传感器等领域有广阔的应用价值。

**关键词:** 弛豫半导体; 寿命半导体; 介电弛豫; 少子注入; 多子耗尽效应; 光生载流子分离; 双极性运输; 电流-电压测试; 辐射探测器

中图分类号: O473 文献标识码: A 文章编号: 1674-3962(2018)11-0848-07

## Research Progress on Characterization and Application of Relaxation Semiconductors

YU Jingyi, JIE Wanqi

(Key Laboratory of Radiation Detection Materials and Devices, Ministry of Industry and Information Technology, School of Materials Science and Engineering, Northwestern Polytechnical University, Xi'an 710072, China)

**Abstract:** The relaxation semiconductor is a material whose dielectric relaxation time is larger than its carrier lifetime, which is contrary to the lifetime semiconductor. The dielectric relaxation time is proportional to the resistivity, therefore relaxation semiconductors are typically high-resistivity materials such as compensated semiconductors, amorphous semiconductors and semiconductors at low temperatures. In the relaxation semiconductor, due to the process to recover charge neutrality is slower than the recovery of the mass action law, space charges including free and trapped ones determine carrier transport behaviors. In the relaxation semiconductor, minority carrier injection leads to majority carrier depletion and neutral injection leads to separation of injected electrons and holes, while in the lifetime semiconductor lead to majority carrier accumulation and ambipolar transport, respectively. The majority carrier depletion can be characterized by the current-voltage test and the frequency response test. The current-voltage curve of the relaxation semiconductor contains an extended linear regime at low voltages and a superlinear regime at higher voltages. In addition, the curve is affected by trap concentration. The separation of photocarriers can be directly observed by carrier dynamics tests. Unique properties of the relaxation semiconductor have great application prospects in radiation detectors, radiation-hardness devices, photoconductive switches, thermal sensors, etc.

**Key words:** relaxation semiconductor; lifetime semiconductor; dielectric relaxation; minority carrier injection; majority carrier depletion; photocarrier separation; ambipolar transport; current-voltage test; radiation detector

## 1 前 言

自晶体管和集成电路发明以来, 各类半导体器件对人类社会的技术和经济发展起了重要的推动作用。随着对半导体材料研究的深入, 人们发现在低电阻率和高电阻率的半导体中载流子的运输规律显著不同。由此可以将半导体分为两类, 即对应于低电阻率的寿命半导体(Li-

收稿日期: 2018-09-26

第一作者: 余竞一, 男, 1992 年生, 博士研究生

通讯作者: 介万奇, 男, 1959 年生, 教授, 博士生导师,

Email: jwq@nwpu.edu.cn

DOI: 10.7502/j.issn.1674-3962.2018.11.02

fetime semiconductor) 和对应于高电阻率的弛豫半导体 (relaxation semiconductor)。寿命半导体和弛豫半导体划分的依据是材料的介电弛豫时间 (dielectric relaxation time,  $\tau_d$ ) 和载流子寿命 (lifetime,  $\tau_0$ ) 的相对大小。一般通过 3 种方法可提高电阻率, 得到弛豫半导体: ① 制备极为纯净的材料; ② 同时引入施主和受主杂质进行补偿; ③ 通过低温减少载流子的热激发。目前已可以制备同位素级纯度的 Ge 晶体<sup>[1]</sup>和通过引入深能级缺陷补偿得到高阻的 GaAs<sup>[2]</sup>和 CdTe<sup>[3]</sup>晶体。另外, 非晶半导体, 如氢化非晶硅 (a-Si:H)<sup>[4]</sup>, 由于具有较高的电阻率, 也可能是弛豫半导体。因为低电阻的寿命半导体在半导体器件中应用广泛, 如 Si 基集成电路等, 所以对其载流子输运行为已经有大量研究<sup>[5]</sup>。而对于高电阻的弛豫半导体, 由于晶体生长和材料测试方面的困难, 对其载流子输运规律的理解仍十分匮乏。本文总结了弛豫半导体的研究进展, 包括弛豫半导体的物理原理及其分析测试手段以及弛豫半导体的应用。

## 2 弛豫半导体的物理原理

### 2.1 弛豫半导体的定义

热平衡的半导体满足两个要求<sup>[6]</sup>: ① 电中性原理 (charge neutrality), 即半导体内部不存在净电荷; ② 质量作用定律 (mass action law), 即热平衡电子和空穴的浓度积等于本征载流子浓度的平方 ( $np = n_i^2$ )。当半导体受到一定的外场作用后, 内部载流子浓度恢复、满足电中性原理和质量作用定律的过程对应的特征时间分别是材料的介电弛豫时间和载流子寿命。介电弛豫时间的定义为  $\tau_d = \varepsilon_0 \varepsilon_r \rho$ , 式中  $\varepsilon_0$  是真空介电常数,  $\varepsilon_r$  是材料的相对介电常数,  $\rho$  是材料的电阻率。当材料内部出现净电荷时, 周围的载流子会在库伦作用下漂移, 经过介电弛豫时间后材料会恢复到电中性状态。与之类似, 当半导体内部注入一定量的多余载流子后, 会发生多余载流子的复合, 经过寿命的时间后载流子浓度恢复、满足质量作用定律。通常非本征半导体在小注入条件<sup>[7]</sup>下的多余载流子寿命由少数寿命决定。

在半导体恢复到热平衡态的过程中, 介电弛豫时间和少数寿命未必相等。美国贝尔实验室的 van Roosbroeck 于 1961 年指出<sup>[8]</sup>, 半导体的介电弛豫时间和少数寿命的相对大小对材料内载流子的输运过程有根本性的影响, 并在 1970 年的第十届半导体物理国际会议上提出<sup>[9]</sup>应将半导体划分为两类: 介电弛豫时间小于少数寿命的半导体为寿命半导体, 反之则为弛豫半导体。由于介电弛豫时间正比于电阻率, 所以弛豫半导体一般为高阻半导体。另外, 理论上任何半导体在足够低的温度下都能转变成

弛豫半导体。由于寿命半导体的介电弛豫时间很短, 可假设材料中时时处处保持电中性, 并在此基础上推导了理想 p-n 结模型肖克莱方程和肖特基结扩散电流理论等<sup>[6]</sup>。然而, 对于弛豫半导体, 由于介电弛豫时间大于少数寿命, 电中性假设不再成立, 必须考虑空间电荷对载流子输运的影响。

### 2.2 弛豫半导体的特征现象

弛豫半导体与空间电荷有关的特征之一是在少数注入条件下的多子耗尽效应 (majority carrier depletion)。少数注入一般通过正偏的 p-n 结实现, 会造成寿命半导体多子增加, 弛豫半导体多子耗尽, 如图 1 所示。假设半导体为 p 型, 当半导体处于热平衡状态时 (O 点), 电子浓度 ( $n_e$ ) 和空穴浓度 ( $p_e$ ) 满足质量作用定律且材料为电中性。 $t = 0$  时, 在半导体中注入浓度为  $\Delta n_0$  的少数载流子, 使得载流子浓度偏离热平衡态至 I 点, 之后半导体将通过介电弛豫和复合两个过程恢复到平衡状态。在典型的寿命半导体中,  $\tau_d / \tau_0 \ll 1$ , 可以认为介电弛豫过程是瞬时完成的, 即多子会迅速中和掉多余少数使半导体内部保持电中性, 之后半导体中的载流子通过复合逐渐恢复到热平衡浓度, 如图 1 中路径 I→B→O 和图 1 中的插图 (a) 所示。与寿命半导体相反, 在典型的弛豫半导体中,  $\tau_d / \tau_0 \gg 1$ , 复合过程可以认为是瞬时完成的。因此, 在少数注入后多子被迅速复合使得载流子浓度满足质量作用定律, 之后再介电弛豫至电中性状态, 如图 1 中路径 I→C→O 和图 1 中的插图 (b) 所示。介电弛豫时

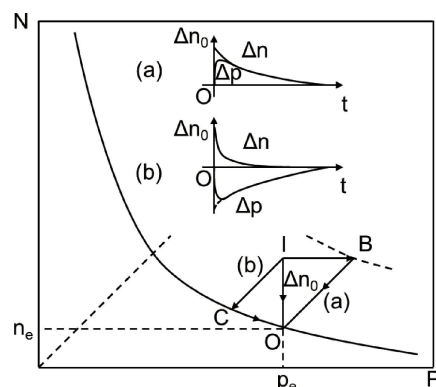


图 1 少数注入后半导体的载流子浓度在 N-P 平面恢复到热平衡态的过程, 双曲线为满足质量作用定律的载流子浓度, (a) 和 (b) 分别为寿命半导体和弛豫半导体中载流子浓度的变化

Fig. 1 Recovery of equilibrium after minority carrier injection in the N-P plane, carrier concentrations on the hyperbola satisfy the mass action law, (a) and (b) are time evolution of recovery processes for the lifetime and relaxation semiconductor, respectively

间和少子寿命相等时, 半导体沿路径 I→O 恢复至热平衡态, 受电子吸引而来的空穴恰好被复合, 因此空穴浓度保持不变。易于证明, 当注入少子的浓度接近其热平衡浓度时, 在弛豫半导体中会造成多子耗尽。

弛豫半导体的另一个特征现象是中性注入(例如光注入)后载流子的漂移方向与寿命半导体不同, 如图 2 所示。在寿命半导体中, 根据电中性假设可推导出注入的多余电子和空穴以相同的双极性迁移率和双极性扩散系数作双极性输运(ambipolar transport)<sup>[7]</sup>, 在非本征半导体和小注入情况下多子按少子的运动方向逆电场漂移。然而在弛豫半导体中, 同时注入的电子和空穴会沿电场方向分别向阳极和阴极漂移<sup>[10, 11]</sup>。

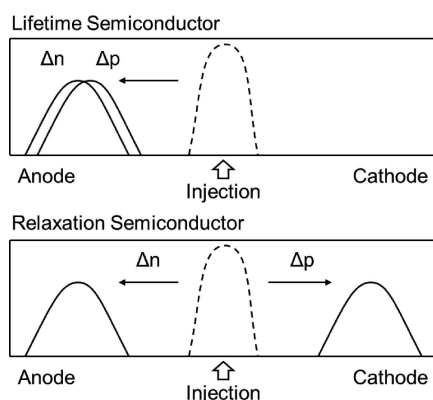


图 2 p 型寿命和弛豫半导体中注入的电子和空穴的漂移方向

Fig. 2 Drift direction of injected electrons and holes in the p-type lifetime and relaxation semiconductor

### 2.3 陷阱的影响

半导体中介电弛豫的本质是电荷对电场的屏蔽作用。当半导体中含有陷阱时, 被陷阱俘获的电荷同样可以屏

蔽电场。对弛豫半导体的进一步研究发现, 半导体中的俘获电荷对其弛豫特性有重要影响<sup>[12, 13]</sup>。根据陷阱对空间电荷的贡献, 可将弛豫半导体分为低陷阱浓度和高陷阱浓度两类。低陷阱浓度的弛豫半导体中的空间电荷主要为自由载流子, 而在高陷阱浓度的弛豫半导体中, 陷阱中的电荷浓度远大于自由载流子浓度。少子注入时陷阱会俘获多余少子并吸引周围的多数载流子, 但复合过程被阻碍。因此在高陷阱浓度的弛豫半导体中注入少子反而可能会增加多子的浓度。

当半导体中含有较多的陷阱和俘获电荷时, 比较特征长度才能得出是否会出现多子耗尽现象。在低陷阱浓度的弛豫半导体中, 多余少子的电场影响范围为德拜长度(Debye length,  $L_D$ ), 多子在德拜长度范围内耗尽。在高陷阱浓度的弛豫半导体中, 陷阱所带电荷会改变多余少子的电场影响范围, 所以需将德拜长度修正为屏蔽长度(screening length,  $L_s$ )<sup>[14]</sup>,  $L_s = L_D / \sqrt{1 + N_T / q_e}$ , 式中  $N_T$  是俘获电荷浓度,  $q_e$  是自由多子浓度。与少子寿命对应的特征长度为扩散长度(diffusion length,  $L_0$ ),  $L_0 = \sqrt{D \tau_0}$ , 式中  $D$  是少子扩散系数。不论介电弛豫时间与少子寿命的大小和半导体中陷阱浓度如何,  $L_s > L_0$  时会发生多子耗尽, 反之会发生多子增加。表 1<sup>[15]</sup> 列举了不同陷阱浓度的 GaAs 和不同温度下的本征 Si 的特征时间和特征长度。可以看出, 对于高陷阱浓度的半绝缘 GaAs, 满足  $\tau_d / \tau_0 > 1$  时未必满足  $L_s / L_0 > 1$ , 因此在少子注入时不会发生多子耗尽现象。若增加 GaAs 的掺杂量, 使得陷阱浓度相对自由载流子浓度很小时, 可以同时满足  $\tau_d / \tau_0 < 1$  和  $L_s / L_0 < 1$ , 此时材料为寿命半导体。对于本征 Si, 由于陷阱浓度很小, 所以在不同温度下基于特征时间和特征长度的弛豫态半导体定义是一致的。

表 1 GaAs 和 Si 作为寿命半导体或弛豫半导体时相应的特征时间和长度<sup>[15]</sup>

Table 1 Estimates of characteristic time and length illustrating lifetime and relaxation semiconductor cases in GaAs and Si<sup>[15]</sup>

		$\tau_0 / s$	$\tau_d / s$	$L_0 / cm$	$L_D / cm$	$L_s / cm$
GaAs	Semi-insulating (high trap density, 300 K)	$10^{-10}$	$10^{-5}$	$10^{-4}$	$10^{-2}$	$10^{-6}$
	Doped ( $10^{17} \text{ cm}^{-3}$ ) (low trap density, 300 K)	$10^{-9}$	$10^{-14}$	$10^{-4}$	$10^{-6}$	$10^{-6}$
	High purity (low trap density, 300 K)	$10^{-4}$	$10^{-9}$	$10^{-2}$	$10^{-4}$	$10^{-4}$
Si	High purity (low trap density, 10 K)	$10^{-5}$	$10^{-3}$	$10^{-2}$	$10^{-2}$	$10^{-2}$

## 3 弛豫半导体的表征

虽然针对高阻半导体的测试已经有广泛报道, 但是

大部分测试忽略了弛豫半导体独特的物理性质, 所以对测试条件的设置和测试结果的解读存在不准确之处。另一方面, 由于电极制备工艺上的困难、缺陷分布及材料

均匀性的问题以及测量中较长的瞬态过程和较大的噪声, 对于弛豫半导体的实验研究一直较为困难, 目前专门针对弛豫半导体特征现象的测试仍十分有限。另外, 为了描述实验结果, 使用的物理模型必须综合考虑电子和空穴的漂移和扩散以及较大的俘获电荷浓度。处理如此复杂的物理模型, 只能使用数值模拟或在小信号下对载流子的输运方程进行线性化处理<sup>[16]</sup>。

### 3.1 电流-电压测试

对于弛豫半导体, 少子注入引发的多子耗尽效应会直接影响器件的电流-电压 ( $I$ - $V$ ) 特性。多子耗尽区的宽度一般为微米量级, 难以直接观测, 故一般通过宏观  $I$ - $V$  特性间接进行表征。图 3 是低陷阱浓度和高陷阱浓度的弛豫半导体在少子注入下的  $I$ - $V$  特性示意图<sup>[16]</sup>。可以看出, 弛豫半导体  $I$ - $V$  特性的变化规律由低电压下的扩展线性区和高电压下的超线性区两部分构成。对于低陷阱浓度的弛豫半导体, 扩展线性区的电流小于热平衡材料对应的电流, 说明少子注入增大了电阻; 对于高陷阱浓度的弛豫半导体, 少子注入总是会减小电阻。需要说明, 图 3 只是理想情况下弛豫半导体的  $I$ - $V$  特性, 对于实际样品, 还需要考虑少子注入比、载流子迁移率比、样品大小等许多参数。目前, 已见诸报道的实验使用的材料包括结型结构 ( $p^+-v-n^+$  结或肖特基结) 的高阻 GaAs<sup>[17-22]</sup>、高纯 Si<sup>[23, 24]</sup>、Ge<sup>[25]</sup> 等。

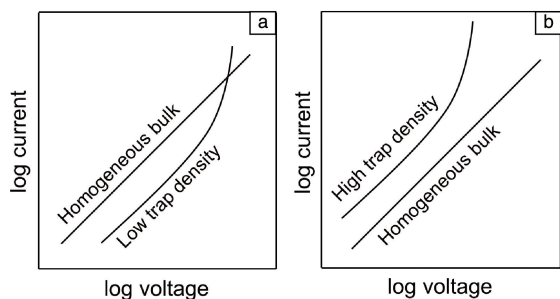


图 3 n 型高电子迁移率弛豫半导体及相应无扰动体材料的  $I$ - $V$  特性: (a) 低陷阱浓度, (b) 高陷阱浓度<sup>[16]</sup>

Fig. 3  $I$ - $V$  relationships of n-type relaxation semiconductors with  $\mu_n > \mu_p$ , the undisturbed bulk characteristic is given for comparison: (a) low trap density, (b) high trap density<sup>[16]</sup>

1989 年, 研究者将高纯 Si 冷却到 16 K, 发现  $I$ - $V$  特性的变化符合理论预测<sup>[26]</sup>, 第一次得到了低陷阱浓度的弛豫半导体中多子耗尽的直接证据<sup>[24]</sup>, 实验结果如图 4 所示。当 Si  $n^+$ -p 结通过降温过程由寿命半导体变为弛豫半导体时, 低电压下的电导率相对升高, 而高电压下的电导率相对下降。这是由于低电压下的电流主要由扩散电流构成。当 Si 变为弛豫半导体时, 在少子注入区域发生多子耗尽, 产生了较大的载流子浓度梯度, 因此扩散

电流分量增加。而电压较高时, 电流以漂移电流为主, 降温导致材料内的载流子浓度降低, 从而使总电流减小。

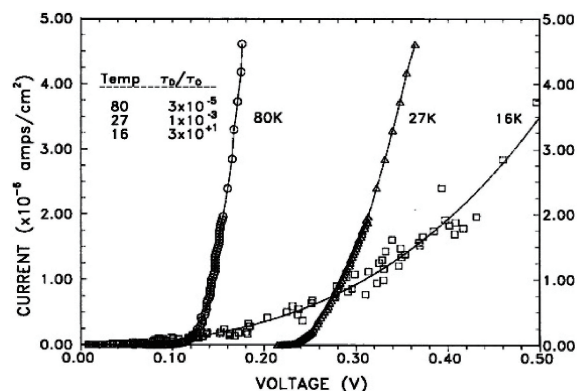


图 4 不同温度下 Si  $n^+$ -p 结的  $I$ - $V$  特性<sup>[24]</sup>

Fig. 4  $I$ - $V$  characteristics for an  $n^+$ -p Si diode under different temperatures<sup>[24]</sup>

### 3.2 交流响应测试

$I$ - $V$  测试是基于材料的直流响应, 若在材料上施加交流电压, 可以得到更丰富的信息。典型的电容-电压 ( $C$ - $V$ ) 测试利用结电容效应作为测试基础, 可得到材料的掺杂浓度、结势垒高度等参数<sup>[27]</sup>。对于弛豫半导体, 由于需要同时考虑电子和空穴、不能使用电中性假设且材料内部常常有大量陷阱, 因此其交流响应特性的分析存在一定困难。Shulman<sup>[28]</sup>在小注入条件下求解了 GaAs 弛豫半导体的低频响应, 得到了不同频率下的器件中自由电荷和俘获电荷分布, 发现电中性总不成立。Green<sup>[29]</sup>详细分析了半绝缘 InP 的低频介电响应特性, 发现在频率小于 10 Hz 时材料表现出寿命半导体特性, 而更高频率下表现出弛豫半导体特性。McPherson<sup>[30]</sup>对光子辐照的 Si 二极管进行了  $C$ - $V$  测量, 发现其表现出反偏下耗尽层电容与频率相关、正偏下出现负扩散电容等特性, 可用弛豫半导体理论进行解释。

### 3.3 载流子动力学测试

早期的载流子动力学测试主要为瞬态电流测试 (transient charge technique, TCT)<sup>[31]</sup>, 也被称作飞行时间测试 (time of fly)。测试的原理是通过光或带电粒子在材料中局部注入多余载流子, 当多余载流子在电场作用下运动时, 会在电极处感应出正比于漂移速度的电流。通过载流子运动的距离、时间和材料内部的电场强度可计算出载流子的迁移率。近来, 随着技术进步, 一系列高空间和时间分辨率的载流子输运动力学测试技术为直接观察弛豫半导体和寿命半导体中载流子的输运行为提供了可能。Ruzicka 等<sup>[32]</sup>使用超快激发-探测技术 (ultrafast pump-probe technique) 观察到 GaAs 体材料中光生载流子的双极



性扩散。Liao 等<sup>[33]</sup>使用 4D 电子显微镜技术在 a-Si:H 中首次直接观察到了弛豫半导体中多余电子和空穴的分离现象。模拟得到的光生载流子输运过程如图 5 所示。对于寿命半导体, 如果材料是非本征的, 则会发生双极性

漂移过程; 对于弛豫半导体, 电子和空穴被外电场分开向两极移动。在寿命半导体和弛豫半导体的边界附近, 可以观察到光生载流子的输运由分离向双极性漂移转变。

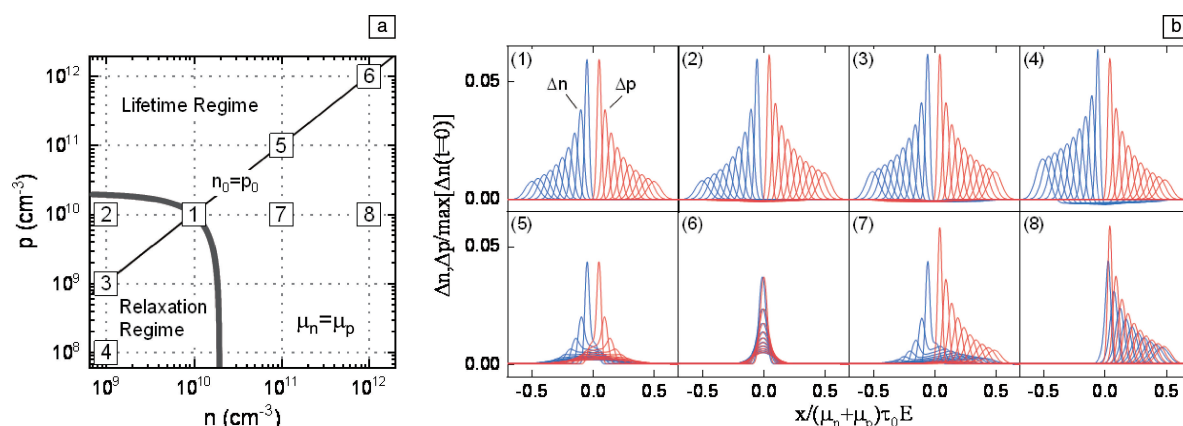


图 5 光生载流子的输运过程模拟: (a) 模拟使用的初始热平衡载流子浓度在 N-P 平面上的位置, (b) 光生载流子分布的演化过程, 时间间隔为  $0.1\tau_0$ , 使用的初始热平衡载流子浓度如图(a)所标示

Fig. 5 Simulation of the photocarrier evolution: (a) equilibrium carrier concentrations used in the simulation are marked on the N-P plane, (b) simulated photocarrier evolution with a  $0.1\tau_0$  time interval after excitation using the equilibrium carrier concentrations marked in (a)

## 4 弛豫半导体的应用

### 4.1 辐射探测器

由 2.2 节可知, 在弛豫半导体中等量注入的电子和空穴会被外加电场分开各自向两极移动, 这正是半导体辐射探测器的基本工作原理。因此可以认为半导体辐射探测器需用弛豫半导体。半导体辐射探测器按器件工作状态可分为 3 类: 以 p-n 结或肖特基结空间电荷区作为有效工作区域的结型探测器; 需要工作在低温状态下的高纯晶体探测器; 可在室温下工作的高阻半导体探测器。可以看出, 这 3 种工作状态的物理本质都是提高部分或全部器件的电阻率, 从而使材料变为弛豫半导体, 以通过电场分开辐射产生的电子空穴对并进行电荷收集。

以室温下的 CdZnTe 核辐射探测器为例, 假设材料电阻率为  $1 \times 10^{10} \Omega \cdot \text{cm}$ , 电子和空穴迁移率<sup>[34]</sup>为 1000 和  $100 \text{ cm}^2/\text{V} \cdot \text{s}$ , 可计算得介电弛豫时间约为 1 ms。结合 Hecht 方程<sup>[35]</sup>拟合的  $\mu\tau$  积和 TCT 测得的载流子迁移率<sup>[36]</sup>, 得到 CdZnTe 的体少子寿命在 1  $\mu\text{s}$  左右。因此, 探测器级的 CdZnTe 材料在室温下已经是弛豫半导体。通过深能级补偿得到的弛豫半导体内往往含有高浓度的陷阱。CdZnTe 中的陷阱浓度可达  $1 \times 10^{15} \text{ cm}^{-3}$  以上<sup>[37]</sup>, 而自由载流子浓度仅约  $1 \times 10^6 \text{ cm}^{-3}$ , 远小于陷阱浓度, 所以 CdZnTe 属于高陷阱浓度的弛豫半导体。

### 4.2 抗辐照器件

在大剂量辐照下工作的半导体器件面临的主要问题是射线在材料体内产生的辐照损伤可能引发掺杂状态的改变, 进而引发载流子浓度变化, 导致器件失效。然而, 对于深能级补偿得到的弛豫半导体, 由于材料中大量的陷阱对费米能级有钉扎作用, 所以辐照产生的缺陷难以改变材料的弛豫半导体输运特性<sup>[38]</sup>, 因此可用作抗辐照器件。使用中子辐照 Si<sup>[39]</sup>或液相外延 GaAs<sup>[40]</sup>制得的二极管, 可以在器件内部引入大量深能级缺陷, 使得材料变为弛豫半导体, 在抗辐照器件领域具有潜在应用价值。

### 4.3 光电导开关

半导体光电导开关(photoconductive switch)结合了超快脉冲激光和光电半导体, 通过触发光控制半导体的电导率从而实现导通和断开两种状态, 在脉冲功率技术和超快电子学等领域取得了广泛应用<sup>[41]</sup>。为了增加器件的开关速度、效率和耐高压能力, 需要使用暗电阻率大的材料, 如半绝缘的 GaAs、SiC 和金刚石等, 因此光电导开关有可能是弛豫半导体。对于半绝缘 GaAs 而言, 材料中的大量深能级缺陷对光电导开关的响应特性, 如击穿电压、上升时间、开关延迟等, 有重要影响<sup>[42]</sup>。

### 4.4 温度传感器

一般而言, Si 热敏电阻的最大工作温度约 200  $^{\circ}\text{C}$ , 超过这个温度会在材料内产生大量热载流子从而导致器

件失效。Si 扩展电阻温度传感器<sup>[43]</sup>利用弛豫半导体中的少子排出(exclusion)效应<sup>[44]</sup>和绝缘层上硅技术(silicon-on-insulator), 可将器件工作温度提高到 350 °C<sup>[45]</sup>。

#### 4.5 其它应用

基于弛豫半导体独特的载流子输运特性, 学者提出了多种潜在的应用方向。在弛豫半导体的多子耗尽区, 可能存在一个高复合区域, 可以利用该区域制备电流调控发光二极管<sup>[46]</sup>。弛豫半导体还可以作为半绝缘衬底用于器件制造, 并对器件的部分电学特性产生影响。例如半绝缘 GaAs 衬底上制造的金属-半导体场效应管(MES-FETs)的许多电学参数具有低频相关特性<sup>[28]</sup>, 这些特性不仅仅同表面态有关, 也取决于半绝缘衬底的弛豫态半导体特性。

### 5 结 语

弛豫半导体是半导体材料所处的一种状态, 即材料的介电弛豫时间大于载流子复合寿命。因为介电弛豫时间是材料恢复电中性的特征时间, 所以在弛豫半导体中必须考虑空间电荷对载流子输运过程的影响。与寿命半导体相比, 弛豫半导体中的多子耗尽和载流子分开漂移是两个有重要理论和应用价值的特征现象。目前, 对弛豫半导体中载流子输运过程的认识还十分有限, 已有研究大多集中在少子注入方面, 对于其他物理过程, 例如材料对交变电场、光照、磁场的响应仍缺少系统研究。弛豫半导体除了与大量器件的工作原理密切相关, 还决定了高阻半导体的生长与性能优化、性能表征方法、器件设计、模拟与测试等诸多方面。弛豫半导体独特的物理性质具有广阔的应用前景。

#### 参考文献 References

- [1] Eberth J, Simpson J. *Progress in Particle and Nuclear Physics* [J], 2008, 60(2): 283-337.
- [2] Blanc J, Weisberg L R. *Nature* [J], 1961, 192(4798): 155-156.
- [3] Babentsov V N, Corregidor V, Castano J L, et al. *Proceedings of SPIE-The International Society for Optical Engineering* [C]. 2001, 4355: 238.
- [4] Ritter D, Zeldov E, Weiser K. *Physical Review B* [J], 1988, 38(12): 8296-8304.
- [5] Sze S M, Ng K K. *Physics of Semiconductor Devices, Third Edition* [M]. New Jersey: John Wiley & Sons, 2006: 28-50.
- [6] Liu Enke(刘恩科), Zhu Bingsheng(朱秉升), Luo Jinsheng(罗晋生). *The Physics of Semiconductors(半导体物理学)* [M]. Beijing: Publishing House of Electronics Industry, 2008: 75-89.
- [7] Neamen D A. *Semiconductor Physics and Devices: Basic Principles, Fourth Edition* [M]. New York: McGraw-Hill, 2011: 203.
- [8] van Roosbroeck W. *Physical Review* [J], 1961, 123(2): 474-490.
- [9] van Roosbroeck W, Casey H C. *Proceedings of the Tenth International Conference on the Physics of Semiconductors* [C]. Cambridge, Massachusetts: U. S. Atomic Energy Commission, Division of Technical Information, 1970: 832-838.
- [10] Parrott J E. *Solid-State Electronics* [J], 1985, 28(11): 1065-1075.
- [11] Scales J L, Ward A L. *Journal of Applied Physics* [J], 1968, 39(3): 1692-1700.
- [12] Manificier J C, Henisch H K. *Physical Review B* [J], 1978, 17(6): 2648-2654.
- [13] Popescu C, Henisch H K. *Physical Review B* [J], 1976, 14(2): 517-525.
- [14] Manificier J C, Henisch H K. *Journal of Physics and Chemistry of Solids* [J], 1980, 41(11): 1285-1288.
- [15] Haegel N M. *Applied Physics A Solids and Surfaces* [J], 1991, 53(1): 1-7.
- [16] Henisch H K, Manificier J C, Moreau Y. *Philosophical Magazine B* [J], 1985, 52(3): 379-389.
- [17] Derhacopian N, Haegel N M. *Physical Review B* [J], 1991, 44(23): 12754-12760.
- [18] Derhacopian N, Madok J H, Haegel N M. *Journal of Applied Physics* [J], 1992, 72(6): 2294-2298.
- [19] Derhacopian N, Haegel N M. *MRS Proceedings* [J], 1992, 261(1): 101.
- [20] Queisser H J, Casey H C, van Roosbroeck W. *Physical Review Letters* [J], 1971, 26(10): 551-554.
- [21] Ilegems M, Queisser H J. *Physical Review B* [J], 1975, 12(4): 1443-1451.
- [22] Okushi H. *Japanese Journal of Applied Physics* [J], 1979, 18(4): 791-802.
- [23] Fong G L, Haegel N M, Walton J T. *Physical Review Letters* [J], 1992, 69(16): 2404-2406.
- [24] Cavicchi B T, Haegel N M. *Physical Review Letters* [J], 1989, 63(2): 195-198.
- [25] Rieder G, Henisch H K, Rahimi S, et al. *Physical Review B* [J], 1980, 21(2): 723-729.
- [26] Moreau Y, Manificier J C, Henisch H K. *Journal of Applied Physics* [J], 1986, 60(8): 2904-2909.
- [27] Yang Deren(杨德仁). 半导体材料测试与分析[M]. Beijing: Science Press, 2010: 356-368.
- [28] Shulman D D. *Journal of Applied Physics* [J], 1992, 72(6): 2288-2293.
- [29] Green P W. *Semiconductor Science and Technology* [J], 1998, 13(1): 116.
- [30] McPherson M. *Nuclear Instruments and Methods in Physics Research Section A: Accelerators, Spectrometers, Detectors and Associated Equipment* [J], 2002, 488(1-2): 100-109.
- [31] Martini M, Mayer J W, Zanio K R. *Applied Solid State Science-Advances in Materials and Device Research Volume 3* [M]. New York and London: Academic Press, 1972: 181.
- [32] Ruzicka B A, Werake L K, Samassekou H, et al. *Applied Physics Let-*

- ters[J], 2010, 97(26): 1-4.
- [33] Liao B, Najafi E, Li H, et al. *Nature Nanotechnology*[J], 2017, 12(9): 871-876.
- [34] Schlesinger T E, Toney J E, Yoon H, et al. *Materials Science and Engineering: R: Reports*[J], 2001, 32(4-5): 103-189.
- [35] He Z. *Nuclear Instruments and Methods in Physics Research Section A: Accelerators, Spectrometers, Detectors and Associated Equipment* [J], 2001, 463(1-2): 250-267.
- [36] Gul R, Li Z, Rodriguez R, et al. *Proceedings of SPIE* [C], 2008, 7079: 70790U.
- [37] Xu Lingyan(徐凌燕). *Thesis for Doctorate*(博士论文) [D]. Xi'an: Northwestern Polytechnical University, 2014: 68.
- [38] McPherson M. *Physica B: Condensed Matter*[J], 2004, 344(1-4): 52-57.
- [39] Moloi S J, McPherson M. *Nuclear Instruments and Methods in Physics Research Section A: Accelerators, Spectrometers, Detectors and Associated Equipment*[J], 2011, 632(1): 59-68.
- [40] Santana J, Jones B K. *Journal of Applied Physics*[J], 1998, 83(12): 7699-7705.
- [41] Yuan Jianqiang(袁建强), Xie Weiping(谢卫平), Zhou Liangji(周良骥), et al. *High Power Laser and Particle Beams*(强激光与粒子束)[J], 2008, 20(1): 171-176.
- [42] Islam N E, Schamiloglu E, Schoenberg J S H, et al. *IEEE Transactions on Plasma Science*[J], 2000, 28(5): 1507-1511.
- [43] Li B, Lai P T, Sin J K O, et al. *Proceedings of IEEE Sensors* [C], 2001, 2: 1419-1422.
- [44] Manificier J C, Moreau Y, Henisch H K. *Journal of Applied Physics* [J], 1984, 56(2): 357-361.
- [45] Lai P T, Li B, Chan C L, et al. *IEEE Electron Device Letters* [J], 1999, 20(11): 589-591.
- [46] Manificier J C, Moreau Y, Henisch H K. *Solid State Electronics*[J], 1987, 30(3): 354-357.

(编辑 惠 琼)